

Блок шема микрорачунарског система опште намене

На блок шеми се види блок шема савременог микрорачунарског система опште намене.

Микропроцесор се директно везује са меморијом микрорачунарског система.

Преко спрежног система микропроцесор се везује на улазно-излазни подсистем микрорачунарског система.

Структура микрорачунарског система опште намене

Микрорачунарски систем се састоји од великог броја хардверских компоненти које се на различите начине међусобно повезују.

Начини повезивања хардверских компоненти одређују архитектуру микрорачунарског система.

Централни део система је микропроцесор (централна процесорска јединица, CPU) који заједно са меморијом (главна, оперативна, централна) чини микрорачунар у ужем смислу.

Микропроцесор је централна јединица која врши обраду података у микрорачунару.

Микропроцесор је физички, штампана плочица на којој је интегрисан (густо спакован) чип са великим бројем транзистора.

Оперативна меморија се састоји од низа локација од којих свака има своју адресу и користи се за чување података и програма.

Спрежни систем је механизам који обезбеђује комуникацију микрорачунара у ужем смислу са осталим деловима хардвера микрорачунарског система и чине је магистрале и пратећа електронска кола за управљање коришћењем магистрала.

Улазно-излазни подсистем остварује пренос података између микрорачунара и спољњег окружења.

Окружење се састоји од три групе уређаја: периферни уређаји (улазни, излазни или улазно-излазни уређаји), спољне меморије и комуникационе линије за повезивање са другим рачунарима.