

Предмет: Основе аутоматског управљања

Одељење: IV-1

Наставна тема: Програмабилни логички контролер PLC

Број часа 72. час

Назив наставне јединице: Увод у PLC -ове, хардверска конфигурација и меморијске мапе PLC-а

Тип часа: утврђивање

1. Шта представља PLC?
2. Шта чини структуру PLC-а?
3. Која је улога улазног интерфејса?
4. Која је улога излазног интерфејса?
5. Како је подељена меморија код PLC-а?
6. Шта значи адресибилност по битовима ?
7. Које су области у меморији PLC-а батеријски подржане?
8. Шта тајмери морају да имају унапред задато?

Упутство: Потребно је у електронској форми одговорити на постављена питања и одговоре послати наставници на мејл. Наставница ће прегледати и вредновати сваки рад. Повратне информације о својим одговорима добићете преко мејлова. Пожељно је користити литературу са предавања и са нета. Рок за досатављање одговора је 31.03.2020. године.

e-mail: janjicka72@gmail.com